

# Lundi 29 janvier 2018

13h	Accueil / Café	Salle 11A3
13h30	Introduction	
14h	<b>Défis Electronique TF</b> Sensibilités attendues (E/S) Mesure / Caractérisation	
15h30	<b>Asservissements</b> (pour une horlogerie au Maximum de ses capacités)	
17h		
19h30	Resto	
22h		

# Mardi 30 janvier 2018

8h30	Accueil / Café		Salle 11A3	
9h	Installation posters / démos			
	<b>Acquisition / Interfaces</b>	<b>Génération / Transfert</b>	11A2	11A3
10h30				
10h45	Restitution plénière		11A3	
11h		Restitution plénière		
11h	Demos / posters		11B1	
12h	Déjeuner			
13h30			11A3	
	<b>Elec Num / FPGA</b>			
15h30	Conclusion			
16h	Demos / posters		11B1	
17h				

## Ateliers lundi 29 janvier / après-midi

### Défis Electronique TF

Chairman : Guillaume De Giovanni

### Asservissements

Chairmen : Giorgio Santarel et Gonzalo Cabodevila

## Ateliers mardi 30 janvier / matin

### Acquisition / Interfaces

Chairmen : Christophe Alexandre et Eric Meyer

- Sujets :**
- conditionnement du signal
  - ADC/DAC
  - interfaces SPI-I2C, CMOS, LVDS DDR, JESD204B
  - carte

### Génération / Transfert

Chairmen : Gilles Boime et Yan Le Coq

## Ateliers mardi 30 janvier / après-midi

### Électronique numérique / FPGA

Chairmen : Michel Lours, Gwenhael Goavec et Christophe Alexandre

- Sujets :**
- état de l'art "technologique"
  - domaines d'application (Elec num classique, Soc hard ou soft, traitement du signal, commutation liaisons série rapides, ...)
  - outils logiciels / cartes de développement
  - point sur l'assemblage (Graphique/TCL/A la main)
  - Feedback des intervenants sur les choix hardware et d'environnement mis en oeuvre dans leurs labo/entreprise.